

成都信息工程大学第四届“华瑞昇杯”

——合泰单片机应用设计竞赛

一、竞赛目的：

为丰富大学生课外科技活动，促进培养学生的创新能力、协作精神、工程实践素质和动手能力，吸引、鼓励广大青年学生踊跃参加课外科技活动，成都信息工程大学决定举办第四届“华瑞昇杯”合泰单片机应用设计竞赛。

二、大赛机构

主办单位：成都信息工程大学教务处、成都信息工程大学通信工程学院（微电子学院）、华瑞昇电子（深圳）有限公司。

三、参赛对象：

成都信息工程大学在籍全日制研究生、本科生均可报名参赛。

四、参赛要求：

所有参赛队伍的参赛作品必须以 HOLTEK MCU（32bit）HT32F52352/64LQFP 为主控单片机，相关单片机技术参数和使用案例可在华瑞昇电子官方网站或合泰半导体公司网站查找。

华瑞昇电子官网：www.crownrich-tech.com

合泰半导体官网：www.holtek.com.cn

- 1、每队指导老师最多 2 人，队员最多 3 人。每位老师可以指导多个参赛队伍。
- 2、参赛作品必须用指定的合泰单片机作为主控 MCU。选用华瑞昇能够提供的周边模组(可向主办方申请，免费获取)，如：无线模组（Sub-1G、2.4G、BLE、WIFI 等）、感应模组（PIR、微波）、称重模组、测温模组、语音模组等。如果选用其他器件及模块费用自行承担。
- 3、作品必须为参赛团队原创，不可用他人作品（或产品）参加竞赛。如果产生知识产权纠纷，将取消比赛资格，后果由参赛团队负责。

五、命题要求：

竞赛采用自主命题和指定命题方式，具体要求如下：

1、自主命题：参赛者可在如下方向自行选题：

- 1) 家居健康类，如：健康量测（血压、血糖、血氧等）、老幼看护、健身运动、消费医疗电子、APP 设计开发等；
- 2) 家居智能类，如：灯控、窗帘、安防、厨卫家电、晾衣架、智慧家电联网、APP 设计开发等；
- 3) 智能汽车及自动化控制类，如：车用电子控制、机器人、智慧车与飞行器、物联网应用、APP 设计开发等。

2、指定命题：参赛者可在如下华瑞昇指定命题中选题：

- 1) 便携式储能箱、逆变设备（适用于武警消防、医疗救护、环境监测、电力检修、户外摄影、家用办公、户外应急用电等领域。也可为 RRU、BBU、EPON、GPON、WLAN、光猫、直放站、干放、末端光传输、交换机、微蜂窝、基站等多种通讯设备提供交、直流供电解决方案。）
- 2) 电动单车、电动汽车的智能充电系统（充电时间及用电量记量、过流过温关闭交流电输出、费用计算及支付系统等功能。）

六、竞赛流程：

1、10月24日开始在华瑞昇电子（深圳）有限公司官方网站进行报名：

阶段	时 间	事 项
初赛	2023 年 10 月 24 日-23 年 12 月 8 日	组织参赛团队网上报名及上传参赛作品报名创意书（附件 1）
	2023 年 12 月 9 日-23 年 12 月 15 日	初赛创意书评审、公布复赛名单
复赛	2023 年 12 月 16 日-23 年 12 月 22 日	对复赛队伍免费发放开发工具（HT - ICE）、进行培训
	2024 年 4 月 15 日前	提交复赛报告及复赛作品材料（附件 2、附件 3）
	2024 年 4 月 20 日现场答辩	作品答辩、评审、发布结果以及颁奖。

2、竞赛分为初赛与复赛两个阶段。

初赛由各参赛队伍根据选题，按要求撰写作品创意书，在报名截止日期前上传至竞赛网站。初赛报告按作品创意 40%，技术可行性 40%，文字阐述 20%进行评分排序，进入复赛名单在竞赛网站公布。

复赛由各进入复赛队伍根据选题需求，利用大赛主办方提供的开发工具设计和实现作品，按规定时间地点提交复赛报告书、作品演示视频及完成作品，并于复赛当日现场演示和答辩。

复赛作品按作品创新性 30%、商业可行性 30%、完成情况 30%和答辩情况 10%进行评分排序，并于当天确定拟推荐获奖名单。最终获奖名单将由成都信息工程大学教务处、通信工程学院（微电子学院）和华瑞昇电子（深圳）有限公司正式发文公布。

3、评委会在确认复赛名单后，免费给复赛团队发放工具及模组、开展培训。

4、项目完成，集中展示、答辩及评审。

5、公布获奖名单及奖励。

6、本次比赛全程不收取任何费用。

七、奖项设置：

竞赛复赛设一、二、三等奖，获奖比例分别为参加复赛答辩团队总数的 5%、15%、20%（小数点后四舍五入）。

* 特设指定命题特别优秀奖 1 名，奖金 3000+奖杯+荣誉证书；

1、一等奖，奖金 3000+奖杯+荣誉证书；

2、二等奖，奖金 2000+荣誉证书；

3、三等奖，奖金 1000+荣誉证书；

4、最佳创意奖 1 名，奖金 1000+荣誉证书；

最佳工程奖 1 名，奖金 1000+荣誉证书；

5、优秀指导奖（1-2 名），奖金 5000+荣誉证书；

八、本竞赛的最终解释权归主办单位所有。



2023 年 10 月 22 日

附合泰半导体、华瑞昇电子（深圳）有限公司介绍：

合泰半导体隶属于台湾盛群半导体集团,简称: Holtek, 俗称: 合泰单片机。集团总公司创立于 1998 年,位于新竹科学工业园区,是台湾专业微控制器 IC 设计领导厂商。营业范围包括微控制器 IC 及其周边组件之设计、研发与销售。销售遍布全球主要国家与地区,以研发创新于台湾销售服务于全世界为模式。

HOLTEK 产品策略一直秉持着专注在『单片机(MCU)及单片机周边组件(MCU Peripherals)』为发展主轴,产品范围包括有泛用型与专用型微控制器(MCU),涵盖触控、健康量测、工业控制/仪表、计算机外设、家电、车用及安全监控等应用领域,此外并提供各种电源管理、LCD/LED 驱动/控制、RF 通讯芯片与各类型传感器模块等外围组件,以提供客户更具功能性的完整解决方案为产品发展目标,为客户提供全方位之服务,与客户共创美好的明天!

华瑞昇电子（深圳）有限公司

成立于 2007 年,公司位于深圳市高新技术产业园内,是以做集成电路代理和单片机应用开发为主要业务的国家高新技术企业,公司通过了知识产权管理体系的认证及 ISO9001 质量管理体系认证;取得了创新型及专精特新企业证书。

公司主要代理 HOLTEK(合泰)、HYCON(紘康)等国际知名半导体公司的产品。产品广泛应用于智能家电、量测仪表、消防安全、电动工具等产品的完整方案;SUB-1G、WiFi、蓝牙、PIR、红外接近开关、称重、温湿度等模组。

公司为提高客户服务的效率,第一时间满足客户的需求,目前在顺德和成都设有分公司,在南京、天津、长沙、西安、设有办事处。

公司的经营理念: 为员工搭建平台,为客户创造价值,为社会做出贡献!

企业文化: 诚信、创新、专业、高效、主动、合作。

2018 年 11 月,华瑞昇电子与成都信息工程大学通信工程学院(微电子学院)共建了“合泰芯片应用开发联合实验室”,旨在落实国家科教兴国战略,促进科技创新与人才培养,加快企业经济发展和社会进步。

附件 1:

成都信息工程大学“华瑞昇”杯合泰单片机应用设计竞赛

参赛作品报名创意书

作品编号		(主办方填)			
作品名称					
作品类别					
参赛学院					
组长	姓名	学号	班级	联系电话	邮箱
组员信息	姓名	学号	班级	联系电话	邮箱
指导教师1 (无指导老师, 可不填)		姓名		单位	
		电话		信箱	
共享协议		作者同意大赛组委会将该作品列入集锦出版发行。			
原创声明		我(们)声明我们的参赛作品为我(们)原创构思和使用正版软件制作,我们对参赛作品拥有完整、合法的著作权或其它相关之权利,绝无侵害他人著作权、商标权、专利权等知识产权或违反法令或其它侵害他人合法权益的情况。若因此导致任何法律纠纷,一切责任应由我们(作品提交人)自行承担。 作者签名: 1. _____ 2. _____ 3. _____			
作品简介 (设计目的与意义、国内外研究应用现状、关键技术及指标、创新点、市场应用前景等, 可加页) 一、设计目的与意义: 二、国内外研究应用现状: 三、关键技术及指标: 四、创新点: 五、市场应用前景:					
设计方案 (产品设计技术路线, 模块框架, 可配图说明, 可加页)					
指导老师自评 (如有指导老师则填写) 指导教师签名: 年 月 日					
其他说明:					

附件 2:

成都信息工程大学“华瑞昇杯”合泰单片机应用设计竞赛

复赛作品上传要求

大赛作品上传要求如下:

1、 作品介绍视频（详见模板视频）

作品视频要求：MP4 格式，编码为 AVC(H264)，3 分钟内，600M

内（切忌视频为 ppt 讲解过程，请把重点放在作品演示上）

2、 作品设计报告（详见作品设计报告模板 附件 3）

作品设计报告要求：PDF 格式，50M 以内

3、 作品重要代码

重要代码格式：RAR 压缩包，100M 以内

4、 作品相关照片：包括作品全局和开发板高清特写

5、 作品上传内容统一打包，压缩包以“作品名称+团队队长+手机号”

命名，上传至赛方邮箱：crcup@crownrich-tech.com。上传时间根据赛方要求另行通知

附件 3:

成都信息工程大学“华瑞昇杯”合泰单片机应用设计竞赛

复赛作品设计报告

作品名称

姓名 1; 姓名 2 (不要出现任何涉及专业名称、导师等内容)

第一部分 设计概述

1.1 设计目的

200 字内

1.2 应用领域

200 字内

1.3 主要技术特点

300 字内

1.4 关键性能指标

300 字内

1.5 主要创新点

按照 (1)、(2) ……列出

第二部分 系统组成及功能说明

2.1 整体介绍

给出芯片或系统整体框图，各子模块标注清楚，并进行整体的文字说明，需要表达出各模块之间的关系。

2.2 各模块介绍

根据总体系统框图，给出各模块的具体设计说明。

第三部分 完成情况及性能参数

具体完成的情况，可图文结合，具体的性能参数等量化指标

第四部分 总结

4.1 可扩展之处

4.2 心得体会

第五部分 参考文献

第六部分 附录

重要代码、推导过程等不便于在正文中体现的内容